**题型：**

1. **单项选择题（共10题，每题2分，共20分；物理地址，管脚，基本概念）**
2. **填空题（共10空，每空2分，共20分；根据要求写指令5，单条指令运算结,5）**
3. **判断题（共5题，每题2分，共10分）**
4. **简答题（共5题，每题6分，共30分；其中有数据的存储格式；标志位）**
5. **综合题（共2题，每题10分，共20分）**

* **编程题（1）**
* **综合题（1）**

**第2章**

|  |  |  |
| --- | --- | --- |
| **1、三总线结构？**  **2、8086数据总线16根，地址总线20根， 可寻址？220=1MB？地址范围？00000H-FFFFFH**  **3、4个段每段64K,216,0000H-FFFFH** | **5、8086的8个16位通用寄存器。**  **AX BX CX DX**  **SP BP SI DI**  **8086的8个8位寄存器**  **AH AL**  **BH BL**  **CH CL**  **DH DL** | **6、求出状态标志寄存器的6个状态标识\知道3个控制标识。**  **AF CF OF PF SF ZF**  **DF IF TF**  **以下运算后的各个状态标志。**  **1278H+3469H;**  **0001 0010 0111 1000**  **+ 0011 0100 0110 1001**  **0100 0110 1110 0001**  **AF=1 CF=0 PF=1 ZF=0 OF=0**  **01E3H-01E3H ?** |
| **7、cpu内部结构：**  **EU\BIU ？？** | **8、8086CPU引脚名称：**  **中断请求、中断响应信号:**  **可屏蔽信号、不可屏蔽中断请求、响应信号：**  **地址锁存信号；**  **总线请求、响应信号；**  **最大最小模式信号:**  **复位信号**  **数据允许信号**  **片选信号** | **9、计算物理地址**  **段地址=3100H,有效地址BX=0100h**  **物理地址：31000+0100 =32000h** |
| **10、总线周期的组成。** |  | **作业：1、2、6、9、10、11、** |

**第3章**

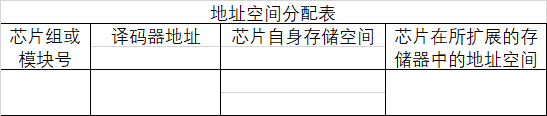
|  |  |  |
| --- | --- | --- |
| 1. **指令：**   **寻址方式：**  **指令及格式：**  **MOV 、ADD、SUB、MUL、**  **DIV、AND、OR、NOT、NEG\INC\DEC\CMP\SHL\SHR\JZ\JNZ\JC\JNC 条件判断（大于、大于等于、小于、小于等于、结果为零、结果不为零）、** | 1. **写出以下指令中，源操作数的寻址方式及执行的操作：**   **MOV AX,1000H;**  **立即寻址，AX←1000H**  **MOV AX,[1000H];**  **直接寻址;AX←（1000H）**  **MOV AX,BX；**  **寄存器寻址，AX←BX**  **MOV AX,[BP]；**  **寄存器间接寻址；AX←(BP)**  **MOV AX,[BX+SI]；**  **基址变址寻址,AX←(BX+SI)**  **MOV AX,10H[BP+DI]；**  **相对的基址变址寻址,AX←(20H+BP+DI)** | **3.** |
| **4.变量使用：**  **将X与BX相减，结果送入BX; SUB BX,X**  **将AL与Y相乘，结果存入AX ; MUL Y**  **将X与BL相除，结果存入AX; DIV BL** | **5.运算指令：**  **将AX的高8位置1;**  **OR AX,0FF00H**  **将BX的高8位清0;**  **AND BX,00FFH**  **将CX清零;XOR CX**  **将CX的低4位取反;**  **NOT CL**  **将AX左移1位;SHL AX,1**  **将AX右移1位;SHR AX,1**  **CL的使用？？含义** | **6.写出执行下列指令结果：**  **MOV AX,1234H ;AX=1234H**  **MOV DX,5678H; DX=5678H**  **MOV AH,DL ;AH=78H**  **XCHG AX,DX;**  **AX=5678H, DX=7834H**  **INC AX ;AX=5679H**  **DEC AX;;AX=5678H**  **CMP AH,DH;** |
| **作业：1、2、实验二** |  |  |

**第4章**

|  |  |  |
| --- | --- | --- |
| **1、画出内存分配图**  **ORG 0100H**  **X DB 12H,34H,56H**  **EVEN**  **Y DW 3572H**  **ALIGN 4**  **Z DB ‘A’,’B’,2 DUP(20H)** | 1. **程序完整结构**   **段定义伪指令**  **指派伪指令**  **DATA SEGMENT\……\DATA ENDS**  **CODE SEGMENT \**  **ASSUME CD:CODE,DS:DATA\START:……\CODE ENDS\END START** | **3、DOS调用**   * **返回dos环境调用**   **MOV AH,4CH**  **INT 21H** |
| **（编程要求程序结构完整！）**  **4、顺序结构**   * **求两个数的平均数（例4.17）**   **4.1实验三.1，四则远算**  **写出指令序列**  **W=10\*X+Y-20**  **MOV AL,10**  **MUL X;AX=**  **ADD AL,Y**  **SUB AL,20**   * **MOV W,AL**   **4.2 W=(X-3Y)/Z**  **MOV AL,3**  **MUL Y**  **MOV BX,X**  **SUB BX,AX**  **MOV AX,BX**  **DIV Z**  **MOV W,AX** | **5、分支结构**   * **比较X和Y，将较大的存入X，若X=Y，将任一数存入Z**   **MOV AL,X**  **MOV BL,Y**  **CMP AL,BL**  **JGE Z,AL**  **MOV Z,BL**   * **若X>0，Y=2**   **若X=0，Y=0**  **若X<0，Y=-2（参考实验三.2）**  **MOV AL,X**  **CMP AL,0**  **JGE BIG**  **MOV BL,-2**  **JMP EXIT**  **BIG:JE EE**  **MOV BL,2**  **JMP EXIT**  **EE: MOV BL,0** | **6、循环结构**  **例:4.22、4.27、实验三.3**   * **计算1+2+。。+100的值**   **XOR AX,AX**  **MOV DX,100**  **AGAIN:ADD AL,X**  **ADC AH,00H**  **DEC DX**  **LOOP:AGAIN** |
| **7、串操作（例4.33、4.34）**   * **将DS:0000H的100个字节移动到ES:1000H中。**   **MOV SI,0000H**  **MOV DI,1000H**  **MOV CX,100**  **CLD**  **REP MOVSB** |  |  |
| **作业：1、10、26** |  |  |

**第5章**

|  |  |  |
| --- | --- | --- |
| 1. **存储器按功能分为几类？简介其功能。** 2. **存储器的主要技术指标有哪3个？4个？** 3. **存储器的层次结构主要体现在？** 4. **什么是Cache，主存与cache的地址映射有3种方案？常用的Cache替换策略有几种，简述之**   **5、什么是虚拟存储技术？它的信息传送管理模式？** | **6、计算芯片数量，例题16K×32位各需要多少片?**  **2K×8位，4K×4位，16K×1位，4K×8位，8K×8位**  **解：**   * **地址线根数：16K=214，14根** * **各对应芯片所需要的片数（芯片组？组）：**   **4K×4：16K×32 / 4K×4 = 4×8 = 32片（芯片组4组，对应4组地址）**    **4K×8：16K×32 / 4K×8 = 4×4 = 16片（芯片组4组，对应4组地址）**  **8K×8：16K×32 / 8K×8 = 2×4 = 8片（芯片组2组，对应2组地址）**   * **计算存储芯片的地址线和数据线**   **简便求地址线方法：**  **4k=22+k=212,12根地址线**  **8k=213，13根地址线**  **16k=24+k=214,14根地址线**  **64k=26+k=216,16根地址线**  **1MB=220，20根地指线**  **4b，D0-D3,4根数据线**  **8b，D0-D7,8根数据线**  **16,D0-D15,16根地址线** | **7、字扩展、位扩展（例题）**  **了解2-4译码器、3-8译码器**   * **4K\*4b扩展成32K\*4b，起始地址为8000H，写出每个芯片的地址范围、画出图。** * **16K\*4扩展成64K\*4，存储器起始地址为4000H，写出每个芯片的地址范围、画出图** |
| **作业：9.1、9.2、11.1、11.2、13** |  |  |

****

**第6章**

|  |  |  |
| --- | --- | --- |
| **1、**   * **接口的概念？接口的功能？（6项？）p238** * **cpu与端口传送的信息？3类** * **端口的编址方式。** | **2、I/O操作指令：** | **3、DMA方式？3种形式？** |
| **作业： 1、2** |  |  |

**第7、8、9章**

|  |  |  |
| --- | --- | --- |
| * **芯片名称？**  1. **串并行通信方式？** 2. **串行通信基本概念。**   **3、中断？什么是软件中断？软件中断有哪些？ 什么是硬件中断？软、硬件中断各有哪些？**  **中断处理的过程。**   * **中断：CPU暂停执行现行的程序，转而处理随机事件，处理完毕后再回到被中断的程序，这一全过程称为中断。** * **中断源：能够引发CPU中断的来源。** * **中断类型号：对系统所有的**   **4、什么是异步通信，其格式包括哪4部分？**  **5、什么是DMA技术？主要有那3种形式？有什么功能？** | **1、8253/8254可编程间隔定时器**   * **几个计数器？工作方式是哪些？（6种）**   **2、8255可编程并行接口芯片**  **几个端口？3个8位数据口，**   * **工作方式是哪些？分别对应的中文名称是什么（3种）** | **3、8259A中断控制器**  **中断级别: 7n+1**  **4、8237A， DMA控制器**  **5、8位数模转换器DAC0832**  **6、8位模数转换器ADC0809** |

|  |  |  |
| --- | --- | --- |
| **地址** | **变量名** | **数值** |
| **2011H** |  | **- -** |
| **2010H** |  | **- -** |
| **200FH** |  | **62H('B')** |
| **200EH** | **N** | **61H ('A')** |
| **200DH** |  | **61H ('A')** |
| **200CH** | **M** | **62H('B')** |
| **200BH** |  | **99H** |
| **200AH** |  | **88H** |
| **2009H** |  | **77H** |
| **2008H** | **Z** | **66H** |
| **2007H** |  |  |
| **2006H** |  |  |
| **2005H** |  | **00H** |
| **2004H** | **Y** | **05H** |
| **2003H** |  |  |
| **2002H** |  | **03H** |
| **2001H** |  | **02H** |
| **2000H** | **X** | **01H** |

**画出内存分配图**

|  |
| --- |
| **ORG 2000H** |
| **X DB 1,2,3** |
| **EVEN** |
| **Y DW 5** |
| **ALIGN 4** |
| **Z DD 99887766H** |
| **M DW 'AB'** |
| **N DB ‘AB’, 2 DUP ( ? )** |
|  |

**第1章**

1. **计算机基本结构（4部分）**
2. **三总线是指哪几类总线？各能够完成什么功能？**